

Les clés pour comprendre les circuits intégrés

« du jargon aux enjeux de performance et de coût »



Grâce à cette formation, vous aurez une vue d'ensemble du monde des puces électroniques (chips, circuits intégrés) et son jargon à l'ère de la nanoélectronique. Vous décoderez les acronymes, identifierez les familles et les technologies. Vous appréhenderez les impacts techniques et économiques des technologies de gravure (nœud technologique) et des indicateurs clés : surface, consommation, performance.

OBJECTIFS

- Maîtriser le jargon des circuits intégrés (CI)
- Connaître les familles de CI et les technologies
- Comprendre le triptyque Consommation / Performance / Surface pour choisir sa technologie de gravure

PUBLIC VISÉ

Acteurs de la chaîne de valeur de l'électronique et de la microélectronique

PRÉREQUIS

Bases de la conception de cartes électroniques
Loi de Moore

INTERVENANT(S)

B. PRADARELLI – Cheffe de projet Asteerics pour Cap'tronic –
20 ans d'expérience dans le semi-conducteur & enseignement

MOYENS PÉDAGOGIQUES

Supports de cours / Accompagnement post-formation

MODALITÉS D'ÉVALUATION

Questionnaire de satisfaction

SUIVI ET SANCTION

Feuilles de présence / Attestation de présence



DATES

Le 19 Novembre 2026 de 14h à 18h



LIEU

MINALOGIC, Grenoble



DURÉE

4h



TARIFS*

Tarif de base : 400€

Tarif adhérents : 300€

**Formation gratuite pour les entreprises éligibles dans le cadre du projet ASTEERICS (subvention EU et FR).*



CONTACT

Béatrice PRADARELLI
pradarelli@captronic.fr
06.98.22.20.51

Renseignements : CONTACT

PROGRAMME DE LA FORMATION



14h-14h30

- Tour de table
- Présentation de l'agenda

14h30-15h : jargon-de la microélectronique

- COTS, ASIC, ASSP, FPGA, SOC, SIP, Chiplet, CoWoS, PIC, MEMS,
- Ne pas confondre circuit intégré et circuit imprimé

15h00 – 16h00 : Familles de circuits intégrés

- IC digitaux (mémoires, microP, microC, CPU, MMU, GPU, processeurs, ...),
- Analogiques (ampli, ...),
- Mixtes (ADC, DAC),
- RF (antennes, ...),
- Photoniques : guides d'onde, radar
- Convertisseurs (électronique de puissance)

16h00 – 16h15 : Pause

16h15 – 16h45 : Technologies Si, FDSOI, SiC, GaN : comparaison, marchés, produits

16h45 – 17h15 : Notion de nœuds technologiques : impacts techniques et économiques

17h15 – 17h45 : Indicateurs clés : surface, consommation, performance

17h45 – 18h00 :

- Questionnaire de satisfaction
- Tour de table